

«Mach für unsere Kunden den Unterschied!»

Stefan, Software Engineer



Werde zu unserem Senior FPGA Entwicklungsengineer

-  **Festanstellung**
-  **Flexible Arbeitsmodelle**
-  **Bern, Winterthur**

Gemeinsam zu einer nachhaltigen Lösung für eine lebenswerte Zukunft beitragen

Wir sind - mit über 200 Ingenieuren und Consultants - seit nahezu 40 Jahren eines der erfolgreichsten Schweizer Unternehmen in der technischen Informatik. Technologie ist unsere Leidenschaft! Gemeinsam mit unseren Kunden entwickeln wir mit viel Herzblut und neuesten Technologien Lösungen für anspruchsvolle Herausforderungen. Es sind immer die Menschen, die den Unterschied machen. Wir investieren in unsere Mitarbeitenden und fördern sie in ihrer fachlichen und auch persönlichen Weiterentwicklung. Wir werden als Top Company empfohlen.

Deine Aufgaben

- Du arbeitest an Kundenprojekten in der Medizintechnik und Industriautomation sowie an sicherheitskritischen Embedded- und Echtzeitsystemen
- Du übernimmst Verantwortung für Architektur, Design, Implementierung, Simulation und Verifikation komplexer FPGA- und SoC-Lösungen
- Du entwickelst wartbare RTL-Designs und selbstprüfende Testbenches
- Du definierst Timing Constraints und führst Timing-, Ressourcen- und Performance-Analysen durch
- Du integrierst FPGA- und SoC-Komponenten in übergeordnete Embedded-Systeme und verantwortest Inbetriebnahme sowie Debugging auf der Zielhardware
- Du dokumentierst Architektur, Design und Verifikation, gemäss den projektspezifischen Qualitätsanforderungen
- Du bringst deine Erfahrung in Architektur- und Designentscheidungen ein, führst Reviews durch und berätst unsere Kunden bezüglich geeigneter Lösungen
- Du arbeitest eng mit unseren Kunden und Expertenteams zusammen, je nach Projekt an unseren Standorten oder direkt beim Kunden

Dein Profil

- Hochschulabschluss in Elektrotechnik, Informatik, Computer Engineering oder einer vergleichbaren technischen Fachrichtung
- Mehrjährige praktische Erfahrung in der Entwicklung komplexer FPGA- und SoC-Systeme auf Plattformen von AMD/Xilinx und/oder Altera
- Sehr gute Kenntnisse in VHDL und/oder SystemVerilog sowie fundiertes Verständnis von RTL-Design, Clock-Domain-Crossing und synchronem Schaltungsdesign
- Vertraut mit Entwicklungs-, Synthese- und Simulationswerkzeugen wie AMD Vivado, Intel Quartus und Siemens Questa
- Erfahrung mit High-Speed-Schnittstellen und Systembussen wie PCIe, Ethernet, DDR oder AXI ist erwünscht
- Kenntnisse in Python für Testautomatisierung und Build-Prozesse sind von Vorteil
- Du arbeitest analytisch und strukturiert und hast Freude an technischer Verantwortung sowie an der Mitgestaltung komplexer Systeme
- Sehr gute Deutsch- und Englischkenntnisse

Arbeiten bei Noser Engineering

Bei uns bringst du deine Expertise ein, bleibst technologisch am Puls der Zeit und gestaltest deine fachliche Entwicklung aktiv mit. Freu dich auf spannende Herausforderungen, fachlichen Austausch auf Augenhöhe und attraktive Rahmenbedingungen - von flexiblen Arbeitsmodellen und hervorragenden Sozialleistungen bis hin zu individuellen Weiterbildungsmöglichkeiten. Entdecke alle Vorteile auf unserer Noser Karriereseite.

Hört sich spannend an?

Bewirb dich gleich mit dem Online-Formular. Hast du Fragen, dann direkt an bewerbung@noser.com
Filiale Winterthur - Dr. Michael Eisenring | Filiale Bern - Stephan Marti

Noser Engineering AG

Winterthur | Luzern | Bern | Rheintal | Basel | München

noser.com/jobs